

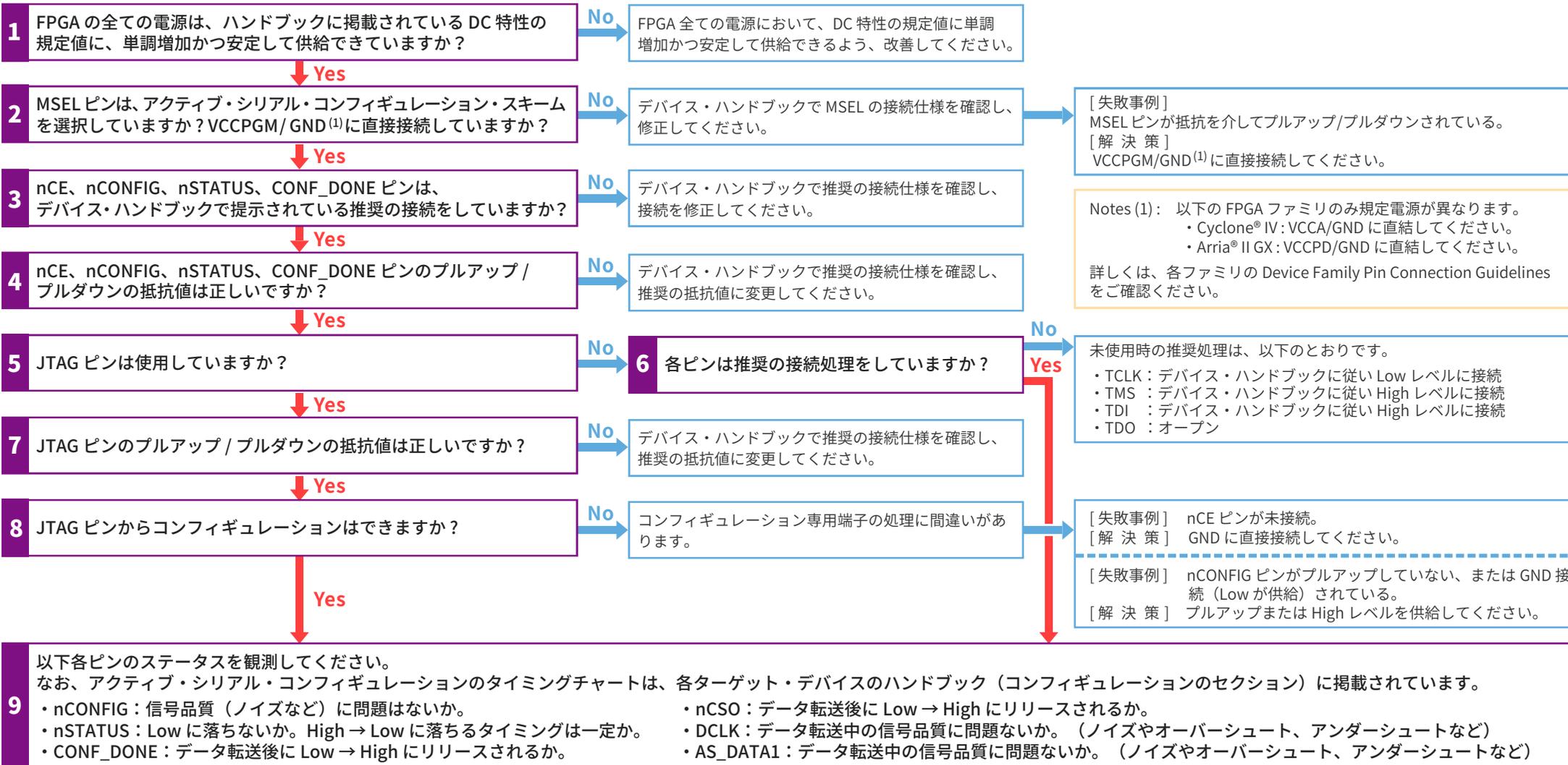
インテル® FPGA: アクティブ・シリアル・コンフィギュレーションが成功しないときのチェックシート

このチェックシートは、インテル® FPGA のアクティブ・シリアル・コンフィギュレーションにおいて問題が発生した際に、その要因を確認するために活用してください。

基板とFPGAの接続に不良があると、コンフィギュレーションは正常に実行されない可能性があります。

以下のチェックポイントをひとつずつクリアしながら、基板の状況を確認しましょう。もし基板に問題がある場合には、直ちに改善を図りましょう。

対象デバイス・ファミリ Stratix® シリーズ : Stratix® V、Stratix® IV / Arria® シリーズ : Arria® 10、Arria® V、Arria® II / Cyclone® シリーズ : Cyclone® 10、Cyclone® V、Cyclone® IV



まだ解決できない！そんな時は...

rev.3.0



お問い合わせフォームから質問する

<https://www.macnica.co.jp/business/semiconductor/support/contact/>

MACNICA